



IV. Opis programu studiów

3. KARTA PRZEDMIOTU

Kod przedmiotu	E-I-0594-s1
Nazwa przedmiotu	Układy arytmetyczno-logiczne
Nazwa przedmiotu w języku angielskim	Arithmetic and logic systems
Obowiązuje od roku akademickiego	2019/2020

USYTUOWANIE MODUŁU W SYSTEMIE STUDIÓW

Kierunek studiów	
Poziom kształcenia	
Profil studiów	
Forma i tryb prowadzenia studiów	
Zakres	
Jednostka prowadząca przedmiot	
Koordynator przedmiotu	Dr inż. Adam Głuszek
Zatwierdził	Dziekan Wydziału Elektrotechniki Automatyki i Informatyki Dr hab. inż. Antoni Różowicz, prof. PŚk

OGÓLNA CHARAKTERYSTYKA PRZEDMIOTU

Przynależność do grupy/bloku przedmiotów	
Status przedmiotu	
Język prowadzenia zajęć	
Usytuowanie modułu w planie studiów - semestr	
Wymagania wstępne	–
Egzamin (TAK/NIE)	
Liczba punktów ECTS	

Forma prowadzenia zajęć	wykład	ćwiczenia	laboratorium	projekt	Inne
Liczba godzin w semestrze	30	15	15	0	0

EFEKTY UCZENIA SIĘ

Kategoria	Symbol efektu	Efekty kształcenia	Odniesienie do efektów kierunkowych
Wiedza	W01	zna i rozumie podstawowe pojęcia z zakresu techniki cyfrowej w tym niezbędne zagadnienia teoretyczne (algebra Boole'a, kody liczbowe, elementy arytmetyki binarnej, automaty skończone itp.)	INF1_W05 INF1_W08
	W02	potrafi opisać zasadę działania i budowę podstawowych elementów cyfrowych (bramek i przerzutników) oraz cyfrowych bloków funkcjonalnych	INF1_W05 INF1_W08
	W03	zna elementarne metody syntezy układów kombinacyjnych i sekwencyjnych	INF1_W05 INF1_W08
Umiejętności	U01	potrafi analizować sposób funkcjonowania i strukturę układów kombinacyjnych i sekwencyjnych	INF1_U11 INF1_U12 INF1_U15
	U02	potrafi zaprojektować i zrealizować proste układy kombinacyjne i sekwencyjne	INF1_U11 INF1_U12 INF1_U15
	U03	posiada podstawowe umiejętności w zakresie wykorzystania oprogramowania do projektowania i testowania układów cyfrowych	INF1_U01 INF1_U11 INF1_U12 INF1_U15
Kompetencje społeczne	K01	potrafi rozwijać swoją wiedzę i umiejętności poprzez samodzielne wyszukiwanie i wykorzystywanie materiałów źródłowych	INF1_K01
	K02	potrafi współdziałać w zespole w realizacji konkretnych zadań zgodnie z założonym harmonogramem	INF1_K03 INF1_K05

TREŚCI PROGRAMOWE

Forma zajęć*	Treści programowe
wykład	1. Podstawowe pojęcia z zakresu techniki cyfrowej.
	2. Algebra Boole'a – podstawy teoretyczne opisu układów cyfrowych.
	3. Podstawowe kody liczbowe. Elementy arytmetyki dwójkowej.
	4. Podstawowe elementy cyfrowe – bramki i przerzutniki. Cyfrowe bloki funkcjonalne.
	5. Synteza układów kombinacyjnych z wykorzystaniem elementów małej skali scalenia. Minimalizacja funkcji logicznych metodą tablic Karnaugh.
	6. Synteza układów kombinacyjnych z wykorzystaniem elementów średniej skali scalenia.
	7. Układy iteracyjne.
	8. Podstawy teoretyczne działania układów sekwencyjnych (metody opisu, kodowanie stanów wewnętrznych oraz minimalizacja ich liczby, struktura układów sekwencyjnych synchronicznych).
	9. Synteza układów sekwencyjnych synchronicznych metodą tablic przejść/wyjść. Przykłady projektowania układów sekwencyjnych synchronicznych (liczniki, układy kontroli parzystości, sumatory i komparatory szeregowo, wykrywanie sekwencji, proste układy automatyki itp.)
	10. Układy mikroprogramowane.
	11. Sposoby realizacji współczesnych układów cyfrowych – aspekty elektroniczne i technologiczne. Wprowadzenie do metod komputerowego projektowania i testowania układów cyfrowych. Wprowadzenie do tematyki układów logiki programowalnej.
ćwiczenia	1. Algebra Boole'a – podstawy teoretyczne opisu układów cyfrowych. Podstawowe kody liczbowe. Elementy arytmetyki dwójkowej.
	2. Wykorzystanie podstawowych elementów cyfrowych – bramek i przerzutników.
	3. Synteza układów kombinacyjnych z wykorzystaniem elementów małej skali scalenia. Minimalizacja funkcji logicznych metodą tablic Karnaugh.

laboratorium	4. Synteza układów kombinacyjnych z wykorzystaniem elementów średniej skali scalenia.
	5. Projektowanie układów iteracyjnych.
	6. Metody opisu i syntezy układów sekwencyjnych synchronicznych. Przykłady projektowania układów sekwencyjnych synchronicznych.
	1. Zapoznanie z przykładowym systemem komputerowym wspomagającym projektowanie i testowanie układów cyfrowych.
	2. Symulacje podstawowych elementów cyfrowych małej skali scalenia – bramek i przerzutników.
	3. Symulacje cyfrowych bloków funkcjonalnych.
	4. Synteza układów kombinacyjnych z wykorzystaniem elementów małej skali scalenia – symulacje zaprojektowanych układów.
	5. Synteza układów kombinacyjnych z wykorzystaniem elementów średniej skali scalenia – symulacje zaprojektowanych układów.
	6. Układy iteracyjne – projektowanie i symulacje.
	7. Synteza układów sekwencyjnych z wykorzystaniem elementów małej skali scalenia – symulacje zaprojektowanych układów.
	8. Synteza układów sekwencyjnych z wykorzystaniem elementów średniej skali scalenia – symulacje zaprojektowanych układów.

*) zostawić tylko realizowane formy zajęć

METODY WERYFIKACJI EFEKTÓW UCZENIA SIĘ

Symbol efektu	Metody sprawdzania efektów uczenia się					
	Egzamin ustny	Egzamin pisemny	Kolokwium	Projekt	Sprawozdanie	Inne
W01		X	X			
W02		X	X			
W03		X	X			
U01		X	X			X
U02		X	X			X
U03		X	X		X	X
K01					X	X
K02					X	X

A.

FORMA I WARUNKI ZALICZENIA

Forma zajęć*	Forma zaliczenia	Warunki zaliczenia
wykład		Uzyskanie co najmniej 50% punktów z egzaminu
ćwiczenia		Uzyskanie co najmniej 50% punktów z kolokwium w trakcie zajęć
laboratorium		Uzyskanie co najmniej oceny dostatecznej ze wszystkich sprawdzianów w trakcie zajęć. Złożenie i uzyskanie zaliczenia wszystkich wymaganych sprawozdań.

*) zostawić tylko realizowane formy zajęć

NAKŁAD PRACY STUDENTA

Bilans punktów ECTS							
Lp.	Rodzaj aktywności	Obciążenie studenta					Jednostka
1.	Udział w zajęciach zgodnie z planem studiów	W	C	L	P	S	h
		30	15	15			
3.	Inne (konsultacje, egzamin)*	4	2	2			h
4.	Razem przy bezpośrednim udziale nauczyciela akademickiego	68					h
5.	Liczba punktów ECTS, którą student uzyskuje przy bezpośrednim udziale nauczyciela akademickiego	2,72					ECTS
6.	Liczba godzin samodzielnej pracy studenta	82					h
7.	Liczba punktów ECTS, którą student uzyskuje w ramach samodzielnej pracy	3,28					ECTS
8.	Nakład pracy związany z zajęciami o charakterze praktycznym	30					h
9.	Liczba punktów ECTS, którą student uzyskuje w ramach zajęć o charakterze praktycznym	2,65					ECTS
10.	Sumaryczne godzinowe obciążenie pracą studenta	150					h
11.	Punkty ECTS za moduł 1 punkt ECTS=25 godzin obciążenia studenta	6					ECTS

* wszelkie formy weryfikacji efektów, w tym egzaminy oraz nie więcej niż 2 godziny konsultacji dla każdej formy zajęć

LITERATURA

1. Kalisz J.: „Podstawy elektroniki cyfrowej”, Warszawa, WKŁ, 2015.
2. Gorzałczany M.B.: „Układy cyfrowe”, Kielce, Wydawnictwo PŚk, 2003.
3. Traczyk W.: „Układy cyfrowe”, Warszawa, WNT, 1986.
4. De Micheli G.: „Synteza i optymalizacja układów cyfrowych”, Warszawa, WNT, 1998.