



KARTA MODUŁU / KARTA PRZEDMIOTU

Kod modułu	
Nazwa modułu	Architektura systemów komputerowych 2
Nazwa modułu w języku angielskim	Computer architecture II
Obowiązuje od roku akademickiego	2012/13

A. USYTUOWANIE MODUŁU W SYSTEMIE STUDIÓW

Kierunek studiów	Informatyka
Poziom kształcenia	I stopień (I stopień / II stopień)
Profil studiów	Ogólnoakademicki (ogólno akademicki / praktyczny)
Forma i tryb prowadzenia studiów	niestacjonarne (stacjonarne / niestacjonarne)
Specjalność	
Jednostka prowadząca moduł	Katedra Informatyki
Koordinator modułu	Leszek Ciopiński
Zatwierdził:	

B. OGÓLNA CHARAKTERYSTYKA PRZEDMIOTU

Przynależność do grupy/bloku przedmiotów	Kierunkowy (podstawowy / kierunkowy / inny HES)
Status modułu	obowiązkowy (obowiązkowy / nieobowiązkowy)
Język prowadzenia zajęć	polski
Usytuowanie modułu w planie studiów - semestr	3
Usytuowanie realizacji przedmiotu w roku akademickim	Semestr zimowy (semestr zimowy / letni)
Wymagania wstępne	Układy arytmetyczno-logiczne Architektura systemów komputerowych 1 (kody modułów / nazwy modułów)
Egzamin	tak (tak / nie)
Liczba punktów ECTS	5

Forma prowadzenia zajęć	wykład	ćwiczenia	laboratorium	projekt	inne
w semestrze	16			8	



C. EFEKTY KSZTAŁCENIA I METODY SPRAWDZANIA EFEKTÓW KSZTAŁCENIA

Cel modułu	Poznanie struktury współczesnych procesorów RISC, procesorów superskalarnych i wielordzeniowych; poznanie architektur komputerów wieloprocessorowych, zasad przetwarzania potokowego i równoległego; umiejętność projektowania sterowania mikroprogramowanego. (3-4 linijki)
-------------------	---

Symbol efektu	Efekty kształcenia	Forma prowadzenia zajęć (w/c/l/p/inne)	odniesienie do efektów kierunkowych	odniesienie do efektów obszarowych
W_01	Znajomość budowy i działania procesorów RISC, procesorów superskalarnych i wielowątkowych.	W	K_W08	T1A_W03
W_02	Znajomość architektur komputerów równoległych.	W	K_W08	T1A_W03
W_03	Znajomość struktur i zasad projektowania mikroprogramowanych układów sterujących.	W	K_W08	T1A_W04 T1A_W07
W_04	Znajomość kierunków rozwoju architektur systemów komputerowych.	W	K_W18	T1A_W02 T1A_W05
U_01	Umiejętność projektowania mikroprogramowanych układów sterujących.	P	K_U02 K_U03 K_U14	T1A_U02 T1A_U03 T1A_U09 T1A_U14 T1A_U16
K_01	Praca w zespole	P	K_K03	T1A_K03

Treści kształcenia:

1. Treści kształcenia w zakresie wykładu

Nr wykładu	Treści kształcenia	Odniesienie do efektów kształcenia dla modułu
1	Historia i ewolucja architektur komputerowych. Metody zwiększania wydajności komputera	W_04
2	Metody optymalizacji przetwarzania potokowego	W_01
3	Procesory o zredukowanej liście rozkazów RISC I	W_01
4	Procesory o zredukowanej liście rozkazów RISC II	W_01
5	Procesory superskalarne	W_01
6	Architektury wieloprocessorowe: klasyfikacja, architektury SIMD, Kłustry	W_02
7	Architektury wieloprocessorowe: Wieloprocessory symetryczne – SMP, NUMA, CCNUMA, COMA	W_02
8	Sprzętowe wspieranie systemu operacyjnego. Superkomputery.	W_02 W_04



2. Treści kształcenia w zakresie ćwiczeń

Nr zajęć ćwicz.	Treści kształcenia	Odniesienie do efektów kształcenia dla modułu

3. Treści kształcenia w zakresie zadań laboratoryjnych

Nr zajęć lab.	Treści kształcenia	Odniesienie do efektów kształcenia dla modułu

4. Charakterystyka zadań projektowych

Tematyka obejmuje zaprojektowanie mikroprogramowanego układu sterującego dla procesora o zadanej strukturze wewnętrznej i zadanej listy rozkazów. W ramach projektu należy:

- zaprojektować formaty rozkazów,
- zaprojektować mikroprogram w formie symbolicznej,
- zaprojektować strukturę mikroprogramowanego układu sterującego,
- zakodować mikrorozkazy i rozmieścić je w pamięci mikroprogramu,
- zaimplementować procesor z wykorzystaniem gotowych modułów, korzystając ze środowiska projektowego Quartus II, opracować program testujący i wykonać symulację weryfikującą poprawność wykonania wszystkich rozkazów.

5. Charakterystyka zadań w ramach innych typów zajęć dydaktycznych

Metody sprawdzania efektów kształcenia

Symbol efektu	Metody sprawdzania efektów kształcenia (sposób sprawdzenia, w tym dla umiejętności – odwołanie do konkretnych zadań projektowych, laboratoryjnych, itp.)
W_01	egzamin
W_02	egzamin
W_03	egzamin
W_04	egzamin
U_01	Zaliczenie projektu na podstawie sprawozdania.



D. NAKŁAD PRACY STUDENTA

Bilans punktów ECTS		
	Rodzaj aktywności	obciążenie studenta
1	Udział w wykładach	16
2	Udział w ćwiczeniach	
3	Udział w laboratoriach	
4	Udział w konsultacjach (2-3 razy w semestrze)	4
5	Udział w zajęciach projektowych	8
6	Konsultacje projektowe	8
7	Udział w egzaminie	2
8		
9	Liczba godzin realizowanych przy bezpośrednim udziale nauczyciela akademickiego	38 (suma)
10	Liczba punktów ECTS, którą student uzyskuje na zajęciach wymagających bezpośredniego udziału nauczyciela akademickiego (1 punkt ECTS=25-30 godzin obciążenia studenta)	2
11	Samodzielne studiowanie tematyki wykładów	32
12	Samodzielne przygotowanie się do ćwiczeń	
13	Samodzielne przygotowanie się do kolokwium	
14	Samodzielne przygotowanie się do laboratoriów	
15	Wykonanie sprawozdań	
15	Przygotowanie do kolokwium końcowego z laboratorium	
17	Wykonanie projektu lub dokumentacji	24
18	Przygotowanie do egzaminu	32
19		
20	Liczba godzin samodzielnej pracy studenta	88 (suma)
21	Liczba punktów ECTS, którą student uzyskuje w ramach samodzielnej pracy (1 punkt ECTS=25-30 godzin obciążenia studenta)	4
22	Sumaryczne obciążenie pracą studenta	126
23	Punkty ECTS za moduł 1 punkt ECTS=25-30 godzin obciążenia studenta	5
24	Nakład pracy związany z zajęciami o charakterze praktycznym Suma godzin związanych z zajęciami praktycznymi	40
25	Liczba punktów ECTS, którą student uzyskuje w ramach zajęć o charakterze praktycznym 1 punkt ECTS=25-30 godzin obciążenia studenta	2

E. LITERATURA

Wykaz literatury	1. William Stallings, <i>Organizacja i architektura systemu komputerowego</i>, WNT, 2004. 2. Linda Null, Julia Lobur, <i>Struktura organizacyjna i architektura systemów komputerowych</i>, Helion, 2004. 3. B.S. Chalk, <i>Organizacja i architektura komputerów</i>, WNT, 1998 4. M. Morris Mano, <i>Architektura komputerów</i>, WNT, 1988
Witryna WWW modułu/przedmiotu	http://achilles.tu.kielce.pl/strony-dydaktyczne/Members/lciopinski



Politechnika Świętokrzyska

WYDZIAŁ ELEKTROTECHNIKI, AUTOMATYKI I INFORMATYKI